

PCT

国際予備審査報告

(法第12条、法施行規則第56条) [PCT36条及びPCT規則70]

RECEIVED		
18	MAR 2004	
WIPÓ	PCT	

出願人又は代理人 の書類記号 M721-PCT	今後の手続きについては、国際予備審査も IPEA/4	限告の送付通知 (様式PCT/ 16) を参照すること。
国際出願番号 PCT/JP03/04091	国際出願日 (日.月.年) 31.03.2003	優先日 (日.月.年) 29.03.2002
国際特許分類(IPC) Int. Cl' H01L 2	21/316, 21/318, 21/3065	
出願人 (氏名又は名称) 東京エレクトロン	株式会社	
2. この国際予備審査報告は、この表	ペーシである。 容を含む。 遊 業上の利用可能性についての国際予備審査 Eする新規性、進歩性又は産業上の利用可能	ジからなる。 P基礎とされた及び/又はこの国際予備審 を付されている。

国際予備審査の請求書を受理した日 06.08.2003	国際予備審査報告を作成した日 02.03.2004	
名称及びあて先	特許庁審査官(権限のある職員)	4R 9539
日本国特許庁 (IPEA/JP) 郵便番号100-8915	田中 永一	
東京都千代田区霞が関三丁目4番3号	電話番号 03-3581-1101 内線	3469

国際予備審查報告

国際出願番号 PCT/JP03/04091

ī.	玉	際予備審査報	告の基	·····································			
1.	戍	の国際予備電 答するために PCT規則70.1	提出さ	られた差し替え用	類に基づいて作成され 紙は、この報告事によ	た。(法第6条(PCT Sいて「出願時」とし、本	14条)の規定に基づく命令に 報告啓には添付しない。
	X	出願時の国際	學風出	類			
		明細書 明細書 明細書	第 第 第		ページ、 ページ、 ページ、	出願時に提出されたもの 国際予備審査の請求書と	共に提出されたもの 付の書簡と共に提出されたもの
		請求の範囲 請求の範囲 請求の範囲	第 _			出願時に提出されたもの PCT19条の規定に基 国際予備審査の請求書と	らづき補正されたもの
		請求の範囲	第		項、	出願時に提出されたもの	
		図面 図面 図面	第一第一		へニジ/図、 ページ/図、 ページ/図、	国際予備審査の請求書と	共に提出されたもの付の書簡と共に提出されたもの
		明細書の配列 明細書の配列 明細書の配列	列表の	部分 第	ページ、 	出願時に提出されたもの 国際予備審査の請求書と	の と共に提出されたもの 付の書簡と共に提出されたもの
2	• .	上記の出願書	質の官	語は、下記に示・	す場合を除くほか、こ	の国際出願の言語である。	
		FCT#	見148.	3(b) にいう国際	PCT規則23.1(b)にい 公開の言語 uたPCT規則55.2また	う翻訳文の言語 とは55.3にいう翻訳文の言	; 注 注
3		この国際出願	は、ヌ	クレオチド又は	アミノ酸配列を含んで	おり、次の配列表に基づ	き国際予備審査報告を行った。
		□ この国図□ この国図□ 出願後Ⅰ 出願後Ⅰ □ 出願後Ⅰ	祭出願。 と、ここと と、ここと と、提出ある配	に含まれる書面に と共に提出された の国際予備審査 の国際予備審査 した書面による	こよる配列表 と磁気ディスクによる (または調査) 機関に (または調査) 機関に 記列表が出願時におけ	記列表 是出された書面による配列 是出された磁気ディスクに る国際出願の開示の範囲を	刊表
	ı. [[] 明細書] 請求の範囲] 図面	第 目第 図 図	の書類が削除され 	ページ 項 ペー	-ジ/図	
	5. [カスので	そのネ	甫正がされなかっ	剛に示したように、補ī ったものとして作成し↑ っなければならず、本幸	こ。(PCI ARA)10.2(C)	の範囲を越えてされたものと認めら この補正を含む差し替え用紙は上

国際予備審查報告

国際出願番号 PCT/JP03/04091

v.	新規性、進歩性又は産業上の利用可 文献及び説明	「能性についての法第12彡 	た (PCT35条(2)) に定め) る兄族、それを殺いりる
1.	見解		·	
	新規性(N)	請求の範囲 請求の範囲	7, 8, 11, 14 1-6, 9, 10, 12, 13, 15	
	進歩性(IS)	語求の範囲 請求の範囲	1-15	
	産業上の利用可能性(IA)	請求の範囲 請求の範囲	1-15	

2. 文献及び説明 (PCT規則70.7)

文献 1: US 2002/0014666 A1 (Tadahiro Ohmi) 2002.02.07

文献 2: JP 2000-294550 A (東京エレクトロン株式会社) 2000.10.20

文献3: JP 11-40397 A (キャノン株式会社) 1999.02.12 文献4: JP 2001-111000 A (三星電子株式会社) 2001.04.20 文献5: JP 2001-217415 A (松下電器産業株式会社) 2001.08.10

学ンリコン室化展を形成する干導体装置の形成力伝が開示されている。 請求の範囲1-6、9、10、12、13、15に記載された発明は国際調査報告 で引用された文献2から新規性を有さない。国際調査報告で引用された文献2には、 処理ガス雰囲気下で、ケイ素を主成分とする被処理基体に、平面アンテナ部材を介し てマイクロ波を照射することにより酸素を含むプラズマを形成し、このプラズマを用 いて前記被処理基体表面に直接に酸化を施してシリコン酸化膜を形成する工程と、前 記シリコン酸化膜上にCVD法により窒化ケイ素膜を形成する工程とを具備する半導 体製造方法が開示されている。

請求の範囲7、8、11に記載された発明は、国際調査報告で引用された文献1-3により進歩性を有さない。国際調査報告で引用された文献3には、マイクロ波プラズマ処理装置を使用して、エッチング用ガス又は水素ガスや不活性ガスを用いるものが開示されている。

請求の範囲14に記載された発明は、国際調査報告で引用された文献1-5により進歩性を有さない。国際調査報告で引用された文献4には、シリコン基板上にシリコン基板の表面を親水性化させるためのシリコン酸化膜からなる安定化層と、その上にアルミニウム酸化物、HfO2、ZrO2等からなるゲート絶縁膜が形成された半導体素子が開示されている。また、国際調査報告で引用された文献5には、シリコン基板上のシリコン酸化膜上に、酸化タンタル、酸化アルミニウム、酸化ジルコニウム、酸化フニウム等の高誘電体膜を形成した半導体装置が開示されている。

Translation

Rec'd PCT/PTO

8 SEP 2004

ATENT COOPERATION TREATY



PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference M721-PCT	FOR FURTHER ACTIO	N See Notifi Preliminary	cation of Transmittal of International Examination Report (Form PCT/IPEA/416)			
International application No.	International filing date (day/month/year) Price		Priority date (day/month/year)			
PCT/JP2003/004091	31 March 2003 (31	.03.2003)	29 March 2002 (29.03.2002)			
International Patent Classification (IPC) or n H01L 21/316, 21/318, 21/3065	lational classification and IPC					
Applicant	TOKYO ELECTRON	LIMITED				
and is transmitted to the applicant a	according to Article 36.		national Preliminary Examining Authority			
2. This REPORT consists of a total of	sneets, inch	ming this cover	SHOOL.			
amended and are the basis for	nied by ANNEXES, i.e., sheet or this report and/or sheets con a Administrative Instructions t	ntaining rectific	ion, claims and/or drawings which have been ations made before this Authority (see Rule			
These annexes consist of a t	otal of sheet	3.				
3. This report contains indications rel	ating to the following items:					
I Basis of the report						
Π Priority	.					
		elty, inventive s	tep and industrial applicability			
IV Lack of unity of in		1	time step or industrial applicability:			
V Reasoned statement citations and expla	nations supporting such states	nent	nventive step or industrial applicability;			
VI Certain documents	cited					
VII Certain defects in	VII Certain defects in the international application					
VIII Certain observatio	VIII Certain observations on the international application					
Date of submission of the demand	Da	te of completion	of this report			
Date of Subminssion of the demand		-	-			
06 August 2003 (06.0	8.2003)	02	March 2004 (02.03.2004)			
Name and mailing address of the IPEA/JP	Au	thorized officer				
Facsimile No.	Te	lephone No.				



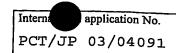
INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP2003/004091

<u> </u>	sis of the report				
1. Wi	1. With regard to the elements of the international application:*				
	the international application as originally	filed			
	the description:				
	pages	as originally filed			
i	pages				
		, filed with the letter of			
	the claims:				
-	nages				
		, as amended (together with any statement under Article 19			
	pages	, filed with the demand			
	7	, med with the letter of			
<u>L</u>	the drawings:				
		, as originally filed			
		, filed with the demand			
	pages	, filed with the letter of			
	the sequence listing part of the description:				
	pages	, as originally filed			
	pages	· · · · · · · · · · · · · · · · · · ·			
		, filed with the letter of			
the	the language of publication of the internal	r the purposes of international search (under Rule 23.1(b)).			
3. Wi	th regard to any nucleotide and/or ami	no acid sequence disclosed in the international application, the international basis of the sequence listing:			
<u> </u>	contained in the international application	in written form.			
<u> </u>	filed together with the international applic	cation in computer readable form.			
<u>_</u>	furnished subsequently to this Authority i	n written form.			
L	furnished subsequently to this Authority i	n computer readable form.			
L	The statement that the subsequently f international application as filed has been	urnished written sequence listing does not go beyond the disclosure in the furnished.			
L.	The statement that the information reco been furnished.	rded in computer readable form is identical to the written sequence listing has			
4.	The amendments have resulted in the cano	cellation of:			
	the description, pages				
	the claims, Nos.				
	the drawings, sheets/fig				
		-			
5. 🔲	This report has been established as if (son beyond the disclosure as filed, as indicated	ne of) the amendments had not been made, since they have been considered to go in the Supplemental Box (Rule 70.2(c)).**			
in th and	nis report as "originally filed" and are n 70.17).	o the receiving Office in response to an invitation under Article 14 are referred to ot annexed to this report since they do not contain amendments (Rule 70.16)			
** Any	replacement sheet containing such amendme	ints must be referred to under item $oldsymbol{1}$ and annexed to this report.			

INTERNATIONAL PRELIMINARY EXAMINATION REPORT



Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability;
 citations and explanations supporting such statement

1. Statement			
Novelty (N)	Claims	7, 8, 11, 14	YES
	Claims	1-6, 9, 10, 12, 13, 15	NO
Inventive step (IS)	Claims		YES
	Claims	1-15	NO
Industrial applicability (IA)	Claims	1-15 ·	YES
	Claims		NO

2. Citations and explanations

Document 1: US 2002/0014666 A1 (Tadahiro Ohmi), 7 February 2002

Document 2: JP 2000-294550 A (Tokyo Electron Ltd.), 20
October 2000

Document 3: JP 11-40397 A (Canon Inc.), 12 February 1999

Document 4: JP 2001-111000 A (Samsung Electronics Co.,

Ltd.), 20 April 2001

Document 5: JP 2001-217415 A (Matsushita Electric Industrial Co., Ltd.), 10 August 2001

The invention set forth in claims 1 to 6, 9, 10, 12 and 15 lacks novelty in the light of document 1 cited in the international search report. Document 1 cited in the international search report sets forth a method for forming semiconductor devices, wherein a silicon oxide film is formed on a silicon wafer by plasma generated by a plasma processing device provided with a radial line slot antenna using Kr gas and O₂ gas, and a silicon nitride film with a high dielectric constant is formed thereafter.

The invention set forth in claims 1 to 6, 9, 10, 12, 13 and 15 lacks novelty in the light of document 2 cited in the international search report. Document 2 cited in the international search report sets forth a semiconductor manufacturing method provided with a step wherein in a

processing gas environment, plasma containing oxygen is formed on a substrate to be treated having silicon as its main component by irradiating microwaves via a planar antenna member, and this plasma is used to carry out oxidation directly on the surface of the aforementioned substrate to be treated, thereby forming a silicon oxide film; and a step wherein a silicon nitride film is formed on the aforementioned silicon oxide film using CVD.

The invention set forth in claims 7, 8 and 11 does not involve an inventive step in the light of documents 1 to 3 cited in the international search report. Document 3 cited in the international search report sets forth a method wherein a plasma processing device is used and an etching gas or hydrogen gas/inert gas is used.

The invention set forth in claim 14 does not involve an inventive step in the light of documents 1 to 5 cited in the international search report. Document 4 cited in the international search report sets forth a semiconductor element wherein a stabilizing film comprising a silicon oxide film is formed on a silicon substrate in order to render the surface of the silicon substrate hydrophilic, and a gate insulating film made from aluminum oxides, HfO₂ or ZrO₂ is formed thereupon. Moreover, document 5 cited in the international search report sets forth a semiconductor device wherein a film with a high dielectric constant made from tantalum oxide, aluminum oxide, zirconium oxide or hafnium oxide is formed on a silicon oxide layer on a silicon substrate.